

DAFTAR ISI

halaman

HALAMAN JUDUL	
PERNYATAAN KEASLIAN TUGAS AKHIR	
PERSETUJUAN DOSEN PEMBIMBING	
PERSETUJUAN TIM PENGUJI TUGAS AKHIR	
ABSTRAK.....	v
KATA PENGANTAR.....	vi
DAFTAR ISI.....	viii
DAFTAR GAMBAR.....	x
DAFTAR TABEL.....	xi
DAFTAR LAMPIRAN.....	xii
BAB I PENDAHULUAN	
1.1 Latar Belakang Masalah.....	1
1.2 Ruang Lingkup Penulisan.....	2
1.3 Tujuan Penulisan.....	3
1.4 Metodologi Penulisan.....	3
1.5 Sistematika Penulisan.....	4
BAB II LANDASAN TEORI	
2.1 Pemrosesan Paralel	5
2.2 Arsitektur Paralel	6
2.3 Mikroprosesor dan Mikrokontroler.....	8
2.4 Pengertian <i>SoC</i>	9
BAB III CONTOH ARSITEKTUR <i>SoC</i>	
3.1 Arsitektur <i>N-Core</i>	13
3.2 Arsitektur <i>Heterogeneous</i>	16
BAB IV PERBANDINGAN KEDUA ARSITEKTUR	
4.1 Perbandingan Kedua Arsitektur.....	21
BAB V KESIMPULAN	
5.1 Kesimpulan.....	25

DAFTAR PUSTAKA.....26
LAMPIRAN.....27



DAFTAR GAMBAR

	Halaman
Gambar 1.1 Perbandingan <i>SOC Units</i> dan <i>SOC Revenues</i> berdasarkan waktu.....	2
Gambar 2.1 Empat kategori komputer menurut Michael J. Flynn.....	8
Gambar 2.2 <i>System-on-Chip</i> sederhana.....	10
Gambar 3.1 Arsitektur <i>N-Core</i>	13
Gambar 3.2 Arsitektur Heterogeneous.....	18



DAFTAR TABEL

Tabel 1. Perbandingan Arsitektur *N-Core* dan Arsitektur *Heterogeneous*22



DAFTAR LAMPIRAN

- Lampiran A *A Scalable Parallel SOC Architecture for Network Processors*
- Lampiran B *An SoC Architecture and its Design Methodology using Unifunctional Heterogeneous Processor Array*
- Lampiran C *Evaluation of MP-SoC Interconnect Architectures : a Case Study*

